

## D620 上电顺序

RTC_CELL	主板纽扣电池电压 3.3V 给 EMC4000, ICH7, MEC5004 供电
+DC_IN	电源适配器电压输入 . .
+SDC_IN	+DC_IN 通过一个 0 欧姆电阻得到+SDC_IN
+PWR_SRC	+SDC_IN 或电池电压通过自动切换电路得到, 此电压为所有单元提供电力支持
ALWON	MEC5004 芯片 (EC) 向系统供电芯片发出一个 ALWON 信号, 打开系统供电芯片 SHDN 开关
THERM_STP #	EMC4000 芯片 SYS_SHDN#脚发出此信号, 与 ALWON 一起去打开系统供电芯片 SHDN
+3VALW	系统供电芯片 SHDN 打开后, 内部变压产生 3.3V 线性电压 MAX8734, 脚 27 出
+5VALW	系统供电芯片 SHDN 打开后, 内部变压产生 5V 线性电压 MAX8734, 脚 15 出
ACAV_IN	充电芯片检测到+DC_IN 电压, 由 ACOK 脚向 EC 发出一个可充电信号, 同时此信号会到达自动切换电路, 让+SDC_IN 作为 PWR_SRC 的提供者, 无此信号时由电池供电 充电芯片 MAX8731, 脚 13 出
VCCIRST	MEC5004 芯片的 VCC1 脚得到+3VALW 的 3.3V 电压
POWER_SW#	电源开关或键盘产生的一个低电压信号, EC 芯片接收此开机信号 EC 脚 126, 127 收
SUS_ON	EC 芯片收到开机信号后, 向系统供电芯片发出 SUS_ON 信号, 以打开 ON3, ON5 EC 脚 94 出
+5VSUS	系统供电芯片 ON5 打开后, 5V 部分开始工作, 产生 5V 的 SUS 电压 MAX8734, 脚 4 收 脚 21 出
+15VSUS	5VSUS 通过变压器产生 15V 的 SUS 电压
+3VSUS	系统供电芯片 ON3 打开后, 3V 部分开始工作, 产生 3.3V 的 SUS 电压 MAX8734, 脚 3 收 脚 27 出
SUSPWROK_5v	系统供电芯片正常工作后, 发出一个 PGD 复位信号 MAX8734, 脚 2 出
+1.8VSUS	内存供电芯片工作产生 1.8V 的 SUS 电压 ISL88550, 脚 27 收到 MAX8734 的信号, 19 脚出
SUSPWROK_1P8v	内存供电芯片发出一个 PGD 信号 ISL88550, 脚 5 出
SUSPWROK	所有 SUS 电源的复位信号汇聚到一起产生 SUSPWROK 信号, 由 EMC4000 和南桥接收 EMC 脚 21
SIO_SLP_S5#	南桥向 EC 发出的一个信号 EC 脚 97 收
SIO_SLP_S3#	南桥向 EC 发出的一个信号 EC 脚 98 收
RUN_ON	EC 芯片向各供电单元发出的一个 RUN 打开信号 EC 脚 95 出
+5VRUN	RUNON 信号导通 MOS 管, 自+5VSUS 得到+5VRUN
+1.8VRUN	RUNON 信号导通 MOS 管, 自+1.8VSUS 得到+1.8VRUN
+0.9V_DDR_VTTP	RUNON 信号打开内存供电芯片, 打开 0.9V 开关, 产生 0.9V 电压 ISL88550, 脚 7 收 脚 12 出
+VCC_GFX_CORE	RUNON 信号打开显卡管理芯片 MAX8632, 脚 27 收. 19 脚出+VCC_GFX_CORE
+3VRUN	RUNON 信号导通 MOS 管, 自+3VSUS 得到+3VRUN
+2.5VRUN	EMC4000 芯片内部输出一个 2.5V 线性电压
RUNPWROK	所有 RUN 电源的 PGD 信号汇聚成此信号, 至 EC 和 CPU 供电芯片 ECE5018 脚 7 收, EC 脚 49 收, ISL6260 脚 2 收
+1.5VRUN	RUNON 信号打开 ISL6227 芯片 EN2 脚 (21 脚) 开关, 芯片工作产生+1.5V (25 脚出)
+VCCP_1P05VP	RUNON 信号打开 ISL6227 芯片 EN1 脚 (21 脚) 开关, 芯片工作产生+1.05V (4 脚出)
ITP_DBRESET#	由 CPU 发给 EC 和南桥的一个复位信号
PGD_IN	RUNPWROK 信号至 CPU 供电芯片 PGD_IN 脚 ISL6260 脚 2 收
+VCC_CORE	CPU 供电芯片开始工作分三路 PWM 产生+VCC_CORE 核心电压 ISL6260 脚 25, 26, 27 控制 ISL6208 工作
CLK_ENABLE#	CPU 供电芯片向时钟发生芯片发出一个时钟请求信号 ISL6260 脚 38 出, SLG84450 脚 39 收
ICH_PWRGD	CPU 供电芯片发出的 PGD 信号 (IMVP_PWRGD) 与 EC 芯片发出的 (RESET_OUT) 信号合并成此信号, 南桥接收此信号 ISL6260 脚 40 出 EC 脚 53 出
PCI_PCIRST#	南桥发出的 PCI 总线复位信号 PCI_PCIRST 变成 PCI_RST 到其它芯片
PCI_PLTRST#	南桥发出的 PLT 复位信号 PCI_PLTRST 变成 PLRST、PLRST2 到其它芯片
CLK_CPU_BCLK	时钟芯片向 CPU 发送基本的时钟信号
H_PWRGOOD	CPU 向南桥发出的 PGD 复位信号
H_RESET#	@MOLEX 芯片向 CPU 发出的一个复位信号, 所有电路单元复位.

电路分析

整机图纸

点位图

BIOS程序

维修教程

专业笔记本维修技术服务

不凡修笔记本维修

不凡修, 绝不返修, 专业笔记本维修。

bufanxiu.taobao.com

首页

信用评价

店铺介绍

交流区

WEL.COM